文章编号: 1005-5630(2023)02-0036-10

DOI: 10.3969/j.issn.1005-5630.2023.002.005

基于 STM32F4 的 ABS 传感器输出正弦信号 测量装置设计

任梦圆,黄芳灵,张荣福 (上海理工大学光电信息与计算机工程学院,上海 200093)

摘要:汽车轮速传感器是防抱死制动系统(ABS)的关键部件之一,其性能的好坏直接决定了 ABS性能的高低。磁电式 ABS转速传感器的输出近似为正弦信号,通过对正弦信号幅值、频 率、有效值的测定,可以分析获得传感器性能。本文以 STM32F407 为主控制板,以快速傅里 叶变换为主要工具,设计了一款数字控制正弦信号测量装置进行各参数测量。经过实验验 证,本装置可在 5%的误差内精确测量输入信号的频率、有效值、峰值、失真度并还原信号 波形。此外,为了便于观测,本设计借助蓝牙通信模块将测量数据同步上传到手机端。

关键词: ABS 传感器; 正弦信号测量; STM32; 快速傅里叶变换; 蓝牙通信 中图分类号: TN 98 文献标志码: A

Design of ABS sensor output sinusoidal signal measurement device based on STM32F4

REN Mengyuan, HUANG Fangling, ZHANG Rongfu

(School of Optical-Electrical and Computer Engineering, University of Shanghai for Science and Technology, Shanghai 200093, China)

Abstract: The automobile wheel speed sensor is one of the key components of anti-lock braking system (ABS), and its performance directly determines the level of ABS performance. The output of the magnetoelectric ABS speed sensor is approximately a sinusoidal signal, and the performance of the sensor can be obtained by analyzing the amplitude, frequency and effective value of the sinusoidal signal. This work takes STM32F407 as the main control board and uses fast Fourier transform as the main tool to design a digitally controlled sinusoidal signal measurement device to measure various parameters. It has been verified by experiments that the device can accurately measure the frequency, effective value, peak value and distortion of the input signal within 5% error and restore the signal waveform. At the same time, in order to facilitate observation, this design uses the bluetooth communication module to synchronously upload the measurement data to the mobile phone.

收稿日期: 2022-03-30

基金项目:上海理工大学创新创业项目(SH2021031)

第一作者: 任梦圆 (2001—), 女, 本科生, 研究方向为电子信息。E-mail: ren 432@163.com

通信作者: 张荣福 (1971—), 男, 教授, 研究方向为图像处理、工程光学。E-mail: zrf@usst.edu.cn

Keywords: anti-lock braking system sensor; sinusoidal signal measurement; STM32; fast Fourier transform; bluetooth communication

引 言

近年来,我国逐渐提高了对汽车行车安全的 执行标准,行车主动安全系统(如制动防抱死系 统、车身电子稳定系统等)越来越多地作为标准 部件装配于各类车辆,以提高行车制动安全性, 优化制动距离。目前,此类安全辅助系统的发展 趋势一方面聚焦于制造成本的低廉化,另一方面 则注重提高其工作稳定性^[1]。作为汽车防抱死系 统(ABS)的关键部件,ABS 传感器装配于汽车 车桥轮毂用于实时测量车轮的转速。

当前,国内部分高校院所已对 ABS 传感器 性能检测展开了相关研究,如田锦明等^[2]基于 LabVIEW 开发了汽车轮速传感器测控系统;陈 永良等^[3]开发了汽车轮速传感器检测台;孙骏 等^[4]基于 VC++开发了汽车轮速传感器性能测试 系统,研究了传感器间隙对输出信号的影响。

磁电式 ABS 转速传感器的输出近似为正弦 信号,通过对正弦信号幅值、频率、有效值的测 定,可以分析获得传感器性能。

1 磁电式 ABS 传感器

ABS 传感器根据工作原理可以分为磁电 式、电涡流式、霍尔式等类型,本文主要针对磁 电式传感器进行研究。磁电式 ABS 传感器根据 电磁感应定律进行设计,周期变换的磁场产生周 期性的电动势。

如图 1 所示, 磁电式 ABS 传感器内部结构 主要由永磁铁(a)、线圈(b)、信号线弹簧夹片 等组成, 同激励齿圈构成车轮轮速测量装置。当 车桥轮毂转动时, 带动齿圈同轴旋转, 齿圈表面 凹凸齿切割环绕线圈的磁力线导致磁通量发生改 变, 进而生成了周期性变化的交流电压, 其电压 频率同车桥的转速成正比。ABS 传感器工作 时, 触头每交替经过一个齿圈端面, 输出一个周 期*T*的正弦感应电压 *U*。



Fig. 1 ABS sensor induced voltage transformation curve

根据 GB/T 18459—2001《传感器主要静态 性能指标计算方法》标准与企业测试指导需求, 制定磁电式 ABS 传感器性能测试总体技术方案, 检测参数包括电压幅值(*V*/mV)、有效幅值(*V*_e/ mV)、感应电压频率(*f*_P/Hz)和冷态电阻(*R*_z/Ω)。

由于磁电式 ABS 传感器输出为正弦信号, 本文设计了一个针对正弦信号的测量装置,可以 对正弦信号的幅值、有效值、频率和失真度进行 测量。在测试过程中通过信号源模拟磁电式 ABS 传感器输出,输入测量装置,用于检验测 量装置的测量精度。

2 系统总体设计

本文以意法半导体公司生产的微控制器 STM32F407ZGT6 为核心设计了一套正弦信号测 量装置,对 ABS 传感器的输出信号进行测定。 该芯片主频达到了 168 MHz,拥有 1 M 的片内 Flash 和 198 KB 的 RAM,带有浮点运算单元 (FPU),支持数字信号处理器(DSP)指令,这些 资源使系统的实现成为可能^[5]。

系统结合信号调理电路、程控放大/衰减电路以及一定的信号处理电路对输入正弦信号进行预处理,使用 STM32 自带的 12 位逐次逼近型模数转换器(ADC)进行模数转换,STM32 对所采集的数据进行快速傅里叶变换(FFT)等计算,得到信号失真度。系统对信号进行调理衰减后,由 STM32 判断输入信号幅值大小反馈调节前级

程控放大电路增益,对信号幅值进行自适应缩 放,减小测量相对误差。为了减小单片机运算压 力,信号峰值、有效值、频率测量均借助外电路 辅助测量,STM32只需要进行简单采集计算即 可得到相应的参数。系统通过触摸屏代替传统按 键进行控制,测量结果及波形同时显示在触摸屏 上;最后借助蓝牙通信模块将测量数据上传到手 机端。系统结构如图2所示。



3 THD 测量原理

本文用 THD(total harmonic distortion) 表征 正弦信号失真度。THD 定义如下:若线性放大 器输入电压 $u_i = U_i \cos \omega t$,其含有非线性失真的 输出交流电压为^[6]

$$u_{0} = U_{01}\cos(\omega t + \phi_{1}) + U_{01}\cos(2\omega t + \phi_{21}) + U_{01}\cos(3\omega t + \phi_{3}) + \dots + U_{01}\cos(n\omega t + \phi_{n})$$
(1)

则有

$$f_{\rm THD} = \frac{\sqrt{U_{\rm o2}^2 + U_{\rm o3}^2 + U_{\rm o4}^2 + \dots + U_{\rm on}^2}}{U_{\rm o1}} \times 100\%$$
 (2)

在系统设计时为了提高运算效率,对 THD 的定义进行简化,在求取 THD 值时只取到五次 谐波

$$f_{\rm THD} = \frac{\sqrt{U_{o2}^2 + U_{o3}^2 + U_{o4}^2 + U_{o5}^2}}{U_{o1}} \times 100\%$$
(3)

要计算 THD 的值,首先需要利用 ADC 在 时间为输出信号的一个周期内等时间间隔下采集 若干个样本点,利用离散的傅里叶级数变化,求 出 n 次谐波对应的幅值。时间间隔太短会增加处 理器运算困难,延长处理时间,但时间间隔过长 会导致样本点取样不足,使得最后求取的幅值不 够精确。本研究选择每个周期内采 1024 个样本 点,在保证求取幅值的精确性的情况下,提高运 算效率。最后将求得的 THD 所需要的幅值代入 公式中即可求出 THD 值。

系统软件设计主要包括通过 STM32F407 中 ADC 的电压采集,通过中断系统的配置使其以 一定的频率对电压采集电路输出的电压进行采 集,使用 STM32F407 内置 DSP 库函数的 FFT 算法,对 ADC 采集的电压数据进行处理,求出 一次谐波到五次谐波对应的幅值。得到幅值后, 利用公式计算出相应的 THD 值。为了增加测量 准确度,减少频谱泄漏,系统采用两次 FFT,第 一次准确测量基波频率,第二次根据基波频率调 整采样率,得到五次谐波对应的幅值,最后将计 算 出 的 THD 值 显 示 到 触 摸 屏 上,实现对 THD 值的实时测量以及实时显示。THD 值测量 以及显示过程如图 3 所示。

DFT 算法的原理如下。 基于离散傅里叶变换

$$x(n) = \text{IDFT}[X(k)] = \frac{1}{N} \sum_{n=0}^{N-1} X(k) W_N^{-nk}$$
$$0 \le k \le N - 1 \boxplus k$$
 by (5)

$$W_N^{nk} = e^{-j\left(\frac{2\pi}{N}\right)kn} \tag{6}$$



图 3 失真度测量流程图

Fig. 3 Distortion measurement flow chart

周期性

$$W_N^{n(N-K)} = W_N^{K(N-n)} = W_N^{-nk}$$
(7)

对称性

$$W_N^{n+N/2} = W_N^n \tag{8}$$

可约性

$$W_N^{nk} = W_{mN}^{mnk}, \quad W_N^{nk} = W_{N/m}^{nk/m}$$
 (9)

利用以上性质将冗长复杂的 DFT 运算分解 为若干个子序列的 DFT 运算的组合;简化计算 过程,提高运算效率。过程如下:将序列 *x*(*n*) 分为奇偶两组

$$X_{1}(k) = \sum_{r=0}^{\frac{N}{2}-1} x(2r) W_{\frac{N}{2}}^{rk}$$

$$k = 0, 1, 2, \cdots, \frac{N}{2} - 1$$
(10)

$$X_{2}(k) = \sum_{r=0}^{\frac{N}{2}-1} x(2r+1) W_{\frac{N}{2}}^{rk}$$

$$k = 0, 1, 2, \cdots, \frac{N}{2} - 1$$
(11)

运用蝶形运算在复数域内进行计算则可求出 各阶对应的幅值。

4 系统硬件设计

系统硬件电路主要由信号调理电路、供电电路、程控信号放大/衰减电路、信号预处理电路、单片机及其外围电路等组成。其中蓝牙通信模块、触摸屏模块、供电电路以及单片机外围电路已经相对成熟,系统设计过程中多采用成品实现,此处不再赘述。系统主要针对信号调理电路、程控信号放大/衰减电路和信号预处理电路进行设计和测试分析。

4.1 ADC 供电设计

测量装置所用 ADC 为 STM32F407 自带的 12 位逐次逼近型模数信号转换器,可以满足当 前测量任务要求。为过滤和屏蔽来自印刷电路板 上毛刺的干扰,供电电路将数字部分和模拟部分 的供电和接地端隔开,ADC采用独立的供电, 区别于 STM32大部分电路使用的公共供电端 VDD 和 VSS,ADC 供电端接 VDDA,接地端 接 VDDS。VDDA 由外部输入的 3.3 V 直流电源 去耦获得。外部电路使用 AMS1117-3.3 电源稳 压芯片,将5 V 电压转换为 3.3 V 输出,接入开 发板 3.3 V 供电引脚。

ADC 的外部参考电压 Vref-接 VSSA, Vref+接 VDDA, VDDA 已经具有较高的精度,可以作为参考电压。ADC1 的通道 17 连接内部基准

(12)

源,有助于提高 ADC 的测量准确度。该内部基 准源的出厂测量值存储在内存的一个地址上,读 取后即可作为参考电压来校准 ADC 的采样值。

4.2 信号调理电路

为了实现对输入信号的精确测量,减少外界 干扰,对输入信号进行一定的信号调理是十分重 要的。前级调理电路主要包括阻抗匹配电路、信 号衰减电路和二阶有源低通滤波电路^[7],系统利 用二阶有源低通滤波滤除高频噪声信号,低通滤 波器传递函数为

$$K = \frac{1}{R_{52}R_{56}C_{50}C_{51}}A_1 = 1 + \frac{R_{54}}{R_{53}}$$
$$a = \frac{1 - A_1}{R_{56}C_{50}} + \frac{1}{R_{52}C_{51}} + \frac{1}{R_{56}C_{50}}$$

 $H(S) = \frac{1}{S^2 + aS + b}$

$$b = \frac{1}{R_{52}R_{53}C_{50}C_5}$$

信号调理电路如图 4 所示。



Fig. 4 Pre-stage signal conditioning circuit

4.3 程控放大/衰减电路

程控放大/衰减电路主要通过乘法器 AD835 实现,根据乘法器工作原理

$$W = (X_1 - X_2)(Y_1 - Y_2) + Z$$
(13)

$$Z = kW + (1 - k)Z'$$
 (14)

式中W, X₁, X₂, Y₁, Y₂, Z均为芯片管脚 名称。

由式(13)和式(14)可知

$$W = (X_1 - X_2)(Y_1 - Y_2) + Z'$$
(15)

本设计中*Z'*, *X*₂, *Y*₂接地, *X*₁接输入信号 *U*_i, *Y*₁接增益控制端*U*_{AV},对于图 5 电路,

$$U_{\rm o} = \begin{cases} U_{\rm i} \times U_{\rm Av} \times 10 & U_{\rm i} < 3.3 \, \rm V \\ U_{\rm i} \times U_{\rm Av} \times 0.1 & U_{\rm i} > 3.3 \, \rm V \end{cases}$$
(16)

为了实现信号幅值的自适应缩放,此处增益 控制电压的大小由数模转换器(DAC)输出电压 决定,DAC的输出电压由 ADC 采集到的最大电 压反馈计算得到。但是由于 DAC 只能输出 0~3.3 V 电压,范围过小,本装置采用两级放 大,对于大信号将程控放大结果衰减为原来的 1/10,对于小信号则放大 10 倍。此过程由单片 机控制继电器进行选通,选通依据为前次 ADC采集到的电压。

4.4 信号预处理电路

为了减小单片机运算压力,峰值和有效值检 测均采用外部电路辅助完成,单片机只需要采集 直流电压简单运算之后显示即可^[8]。

电路如图 6 所示,调理之后的信号进入后级 预处理电路,通过触摸屏选择测量参数,STM32 控制模拟开关 CD4051 地址端选通不同输出端, 进行不同的预处理操作:测量幅值时选通峰值检 波电路输出信号峰值;测量有效值时选通有效值 检测电路输出有效值;测量频率时选通整形电 路,输出同频率方波。

下面对三个预处理电路进行简单介绍。

有效值检测:使用 AD637 芯片完成。AD637 是一款完整的高精度单片均方根直流转换器,可



图 5 程控放大/衰减电路

Fig. 5 Programmable amplifier/attenuator circuit



Fig. 6 Signal preprocessing circuit

计算任何复杂波形的真有效值^[9]。它提供了集成 电路均方根直流转换器中前所未有的性能,并且 在精度、带宽和动态范围方面与离散和模块化技 术相当,可以满足系统设计要求。有效值计算公 式为

$$V_{\rm rms} = M V_{\rm in}^2 / V_{\rm rms} \tag{17}$$

应用时只需在芯片的外围添加适当的电阻、

电容即可实现任意波形交变信号的有效值的测 量。其中平均电容 C1 可用来设定平均时间常 数,并决定低频准确度、输出纹波大小和稳定时 间。R1、R2、C1、C2及精密运放 OPA277 构成 二阶低通滤波滤除检波后的纹波^[10]。前级输入 选择低漂移运放 LF356 构成电压跟随器, 与前 级电路实现阻抗匹配。

峰值检测:电路由二极管、电容和精密运

• 42 •

放 OPA350 构成,可将输入信号转变为峰值对应 的直流电压输出^[11]。有效工作频率范围在 500 kHz 以下,对于 100 mVpp 以上的输入信号检测误差 可达到 3% 以内。第一片运放结合二极管电容可 以构成峰值检测电路,但是电路会长期处于负饱 和状态,当输入信号发生变化时需要花费大量时 间才能稳定输出^[12]。为了解决该系统问题,引 入了后一级负反馈电路,保证了电路中两个运放 都不会进入非虚短状态。电路 Tina9 仿真结果如 图 7 所示,实际测量误差在 3% 以内。



整形电路使用滞回比较器实现,将正弦波信 号转换为方波信号^[13],便于单片机捕获上升沿 测量信号频率。

5 系统软件设计

主控程序主要是根据各个硬件模块输出的值 进行采集处理计算,从而得出需要的测量值,同 时主程序反馈调节电路中的放大倍数和继电器模 拟开关的通断^[14]。软件整体采用模块化设计, 主要包括主控单元程序设计、ADC采集程序设 计、触摸屏界面设计、FFT 算法设计、蓝牙通信 程序设计等。

主流程图如图 8 所示,在液晶显示器(LCD) 屏幕上设计了峰值和有效值、频率、失真度、波 形复现、数据传送 5 个触摸区域,按下不同的区 域执行对应的程序。下面对于 5 个区域的执行操 作作简单介绍。

峰值和有效值:输入信号通过外电路处理 后,STM32的ADC采集对应的电压值,经过放 大倍数还原后得到峰值有效值显示。



图 8 软件流程图 Fig. 8 Software flow chart

频率: STM32 进行输入捕获,通过双定时 器计数精确得到输入信号频率,并在液晶屏和手 机端显示。

失真度:对输入信号进行两次 FFT,分析输入信号频谱,计算获得 THD,具体流程如图 2 所示。

波形复现:根据 ADC 初始采集的电压值确 定坐标刻度,由进行 FFT 时 ADC 采集到的电压 数组描点还原波形。

数据传送:STM32 与手机的短距离通信使 用蓝牙通信模块 HC06 实现,使用串口进行数据 传输^[15]。

系统上电后,各个外设进行初始化,包括触 摸屏、ADC、DAC、定时器和蓝牙模块。初始 化完成后,系统对输入信号的幅值进行检测,自 动调节前级程控放大电路增益, 使输入信号幅值 维持在1~2V,保证后续测量准确进行。系统 持续扫描触摸屏是否按下,按下后判断按下区 域,程序跳转到指定功能实现处,同时液晶屏界 面切换,改变模拟开关地址控制端洗通不同预处 理电路,辅助 STM32 进行测量,计算结果显示 到液晶屏上。一次测量结束后可以通过按下触摸 屏上预留复位区域还原各个参数,为下一次测量 作准备。

系统测试与分析 6

本文基于上述系统硬件和软件设计搭建了实 验平台,并对输入正弦信号的峰值、有效值、频 率、失真度和波形进行了实验研究, 经实验验证 本装置可对各个参数进行准确测量。

对于实验的测试信号,首先将输出信号接入 示波器进行观察,将示波器的测量值作为测量的 标定值。将同一信号输入本文设计的测量装置, 比较测量装置测得结果与示波器测得结果, 计算 测量误差。

6.1 峰值

在装置中分别输入峰值为 50 mV, 100 mV, 500 mV, 1 V, 5 V, 10 V 的不同频率正弦信



Fig. 9 Input signal peak measurement data

号,测量它们的峰值,测量结果如图9所示,系 统测量误差除 50 mV 时均小于 4%,测量结果 准确。

6.2 有效值

在装置中分别输入峰峰值为 50 mV, 100 mV, 500 mV, 1 V, 5 V, 10 V的不同频率正弦信 号,测量它们的有效值,测量结果图 10 所示, 系统测量误差除 50 mV 时均小于 4%,测量结果 准确。





6.3 频率

在装置中分别输入频率为1kHz, 50kHz, 500 kHz, 1 MHz 的不同幅值正弦信号, 测量它 们的有效值,测量结果如表1所示,系统测量误 差小于1%,测量结果准确。

6.4 失真度

在装置中分别输入谐波失真度为 5%, 10%. 50%的不同频率正弦信号,测量它们的有效 值,测量结果如表2所示,THD₀为理论值, THD_x为连续五次测量值,各次测量值与理论值 之差均小于 5%,测量结果准确。

表 1 输入信号频率测量数据 Tab. 1 Input signal frequency measurement data

峰峰值/mV	频率/kHz	峰峰值/mV	频率/kHz	峰峰值/mV	频率/kHz
50	0.998	500	50	5 000	499
100	1.000	1 000	50	10 000	501
500	1.000	5 000	50	50	1 003
1 000	1.001	10 000	50	100	994
5 000	0.999	50	499	500	998
10000	1.001	100	497	1 000	1 000
50	50	500	498	5 000	998
100	50	1 000	500	10 000	1 000

表 2 失真度测量数据 Tab. 2 Distortion measurement data

频率/kHz	THD_0	THD_1	THD ₂	THD ₃	THD_4	THD_5	$ \text{THD}_0\text{-}\text{THD}_X _{\max}$
1	5%	4%	5%	7%	7%	4%	3%
1	10%	11%	9%	9%	10%	9%	1%
1	50%	46%	48%	46%	53%	50%	4%
50	5%	5%	6%	7%	6%	6%	2%
50	10%	11%	9%	11%	9%	11%	1%
50	50%	47%	48%	47%	49%	47%	3%
100	5%	5%	5%	5%	5%	4%	1%
100	10%	10%	8%	9%	11%	9%	2%
100	50%	47%	45%	48%	45%	46%	5%

7 结 论

本文设计了一款基于 STM32F407 的正弦信 号测量装置。本装置可以对信号源输出模拟 ABS 传感器信号的峰值、有效值、频率和失真 度进行测量。通过大量测试并分析测试结果可知 装置测量误差均在 5% 以内,测量误差小,测量 精度高,性能良好,可以对后续 ABS 输出的正 弦信号进行测量。

参考文献:

[1] 宋健, 王伟伟, 李亮, 等. 汽车安全技术的研究现状和

展望 [J]. 汽车安全与节能学报, 2010, 1(2): 98-106.

- [2] 田锦明, 龚成龙, 纪林海, 等. 基于 LabVIEW 的汽车 轮速传感器测控系统设计 [J]. 仪表技术与传感器, 2010(6): 21-24.
- [3] 陈永良,陶贤华,陶开胜,等. 基于 LabVIEW 的汽车 轮速传感器检测台设计 [J]. 仪器仪表用户, 2011, 18(5): 28-30.
- [4] 孙骏,陈彦夫. 汽车 ABS 轮速传感器性能测试系统的研究 [J]. 汽车工程, 2007, 29(8): 698 699,713.
- [5] 孙倩, 丁超, 尹菲. 基于 STM32 的燃气轮机振动监测 系统的设计 [J]. 传感技术学报, 2018, 31(4): 645 -648,656.
- [6] 卢瑞,杨爽爽. SHEPWM 算法在三相两电平逆变器 降低电压 THD 中的研究 [J]. 山东工业技术, 2017(3): 285-287.
- [7] 李远明,陈文涛. 微弱光信号前置放大电路设计 [J]. 电子元器件应用, 2001, 9(8): 51 – 53.

- [8] 吴正珏. 基于 DSP 的高速偏振控制系统 [D]. 杭州: 浙江大学, 2010.
- [9] 周静雷,张健,王鸿姗,等.具有智能监控功能的多通 道声频功放系统设计 [J]. 国外电子测量技术,2018, 37(4):78-82.
- [10] 任翔, 鹿璇, 罗国军. 音频信号分析仪设计 [J]. 电声技术, 2010, 34(3): 23 28.
- [11] LIU T, HUANG J. Exponential estimation of the unknown frequencies of discrete-time multi-tone sinusoidal signals[J]. Automatica, 2021, 129: 109698.
- [12] BUI N T, NGUYEN T M T, ATAKLTI G Y, et al. Design of a high-power multilevel sinusoidal signal and high-frequency excitation module based on FPGA for HIFU systems[J]. Electronics, 2021, 10(11): 1299.
- [13] 李楚雅.改善心内电极输出刺激时心内电生理波形的滤波装置: CN200620036357.6[P]. 2006 11 22.
- [14] 张琨. 旋转机械无线传感器网络振动监测节点的设计 [D]. 太原:太原理工大学, 2015.
- [15] 白杰. 高压架空输电线路舞动监测系统设计 [D]. 成都: 西南交通大学, 2015.

(编辑:张 磊)